

# TL-XDS100V2

## 仿真器规格书



**广州创龙电子科技有限公司**

© 2013 Guangzhou Tronlong Electronic Technology Co.,Ltd.

## Revision History

Draft Date	Revision No.	Description
2018/09/18	V1.5	1.内容勘误。
2020/07/29	V1.4	1.封面图更新。 2.添加 JTAG 转接头引脚位置示意图。 3.内容排版更新。
2018/08/06	V1.3	1.排版修改。
2018/05/07	V1.2	1.删除 XDS100 描述。
2016/04/01	V1.1	1.排版修改。
2014/05/20	V1.0	1.初始版本。

## 目 录

1 仿真器简介.....	4
2 产品特性.....	5
3 机械尺寸.....	5
4 性能对比.....	6
5 引脚位置.....	6
6 发货清单.....	7
7 增值服务.....	8
更多帮助.....	9

## 1 仿真器简介

创龙 TL-XDS100V2 是一款低成本 XDS100v2 仿真器，适用于 TI 绝大部分主流处理器平台，可在 Win XP、Win7、Win8、Win10 等多种操作系统中使用，并免装驱动。



图 1



图 2



图 3

## 2 产品特性

- ✓ 价格低廉;
- ✓ 免装驱动;
- ✓ 支持防反插功能;
- ✓ 支持 CCS4.2 及更高版本调试软件;
- ✓ 支持内存读写、寄存器读写、断点调试功能;
- ✓ 支持目标电缆断开检测功能;
- ✓ 支持目标芯片掉电检测功能;
- ✓ 支持 USB 连接状态检测功能;
- ✓ 支持 20pin/14pin JTAG 转接功能;
- ✓ 支持 C6678/C665x/C6748/F2837x/F28335/AM57x/AM437x/AM335x/DM81x/OMAP-L138 等处理器平台。

**备注：**不支持 CCS3.3 及更低版本调试软件。

## 3 机械尺寸

# 创龙

表 1 TL-XDS100V2 仿真器机械尺寸参数

长	宽	高
65mm	45mm	18mm

备注：以上测试数据仅供参考。

## 4 性能对比

表 2 加载 11MByte 数据到 RAM 速度对比

仿真器型号	XDS100v2	XDS200	XDS560v2
时间	9 分 04 秒	60 秒	14 秒

备注：以上测试数据仅供参考，不同环境的测试数据可能存在差异。

表 3 固化 1.3MByte 数据到 NAND FLASH 速度对比

仿真器型号	XDS100v2	XDS200	XDS560v2
读取时间	9 分 45 秒	3 分 03 秒	2 分 09 秒
烧写时间	58 秒	32 秒	24 秒

备注：以上测试数据仅供参考，不同环境的测试数据可能存在差异。

## 5 引脚位置

TL-XDS100V2 仿真器通过 20pin/14pin JTAG 转接排线连接目标评估板，20-20-14pin JTAG 转接排线 20pin/14pin 接口引脚位置示意图如下。



图 4 20-20-14pin JTAG 转接排线

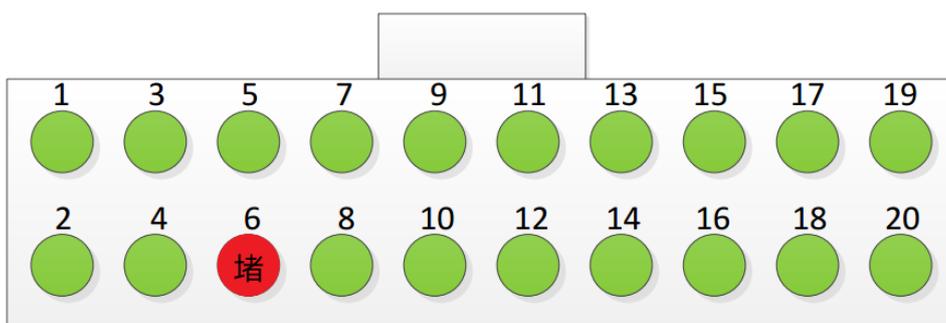


图 5 20-20-14pin JTAG 转接排线 20pin 接口引脚位置示意图

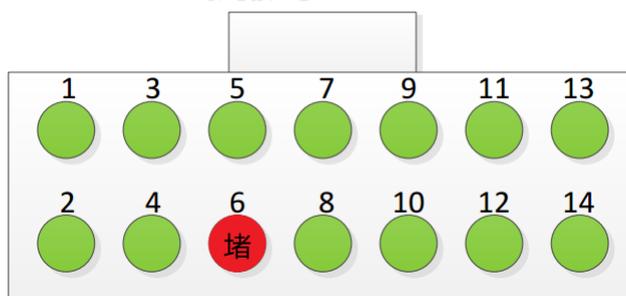


图 6 20-20-14pin JTAG 转接排线 14pin 接口引脚位置示意图

## 6 发货清单

表 4

名称	数量	备注
TL-XDS100V2 仿真器	1 个	/
20-20-14pin JTAG 转接排线	1 条	/
USB 延长线	1 条	赠品

## 7 增值服务

- 主板定制设计
- 核心板定制设计
- 嵌入式软件开发
- 项目合作开发
- 技术培训

## 更多帮助

销售邮箱: [sales@tronlong.com](mailto:sales@tronlong.com)

技术邮箱: [support@tronlong.com](mailto:support@tronlong.com)

创龙总机: 020-8998-6280

技术热线: 020-3893-9734

创龙官网: [www.tronlong.com](http://www.tronlong.com)

技术论坛: [www.51ele.net](http://www.51ele.net)

线上商城: <https://tronlong.taobao.com>